



Tanulmányok:

- 2013- Budapesti Műszaki és Gazdaságtudományi Egyetem, Gépészmérnöki kar, Pattantyús-Ábrahám Géza Gépészeti Tudományok **Doktori Iskola**, 2015-től doktorjelölt
- 2009-2011 Budapesti Műszaki és Gazdaságtudományi Egyetem, Mechatronika MSc Szak Integrated Engineering angol nyelvű szakirány
- 2005-2009 Budapesti Műszaki és Gazdaságtudományi Egyetem, Mechatronika BSc Szak Integrated Engineering angol nyelvű szakirány
- 2002-2003 Regionale Scholengemeenschap Enkhuizen, Hollandia
- 1998-2005 Árpád Gimnázium, Speciális matematika tagozat, Budapest

Munkahelyek, feladatkörök:

- 2012- **General Mechatronics Kft.**, Ügyvezető, Mechatronikai rendszerek tervezése.
Bővebben: www.generalmechatronics.com/hu/rolunk
- 2012-2013 **Ericsson Magyarország Kft.**, Hardver fejlesztő. Kapcsolási rajz, layout, signal integrity, power integrity, timing szimulációk.
- 2011-2012 **Ericsson Magyarország Kft.**, Szoftver fejlesztő. Hálózati eszközök programozása.
2011 **Hogskolen i Narvik Egyetem**, Norvégia: Real-time Linux alapú robot és szerszámgép-vezérlő tervezése. FPGA alapú PCI-os mozgásvezérlő kártya áramkör tervezése, Linux driver és FPGA firmware implementáció.
- 2010 **AUDI Motor Hungaria Kft. - BME**: Motordiagnosztikai műszer fejlesztése. DSP-s motor diagnosztikai műszer komplett tervezése, beleértve a specifikációt, kapcsolási rajz, szoftver implementációt. Az eszköz csatlakozik az motoron található összes szenzorhoz, egy grafikus kijelzőn konfigurálható, és lementi az összes mért adatot SD kártyára. Bővebben: www.generalmechatronics.com/en/references/motor-diagnostic
- 2009 **MTA - BME - ELTE**: Holonomikus mobil robot fejlesztése kutatási célra
Bővebben: www.generalmechatronics.com/en/references/etorobot1
- 2009 **Hogskolen i Narvik Egyetem**, Norvégia: FPGA-DSP alapú ipari robotvezérlő fejlesztése
Centrális mozgás szabályzó algoritmusok futtatására céláramkör tervezése és a hozzá tartozó firmware implementálása.
- 2008 **Kitchen Budapest Média Labor**: Kijelző FPGA alapú meghajtó egységének fejlesztése.
Hardver és FPGA firmware fejlesztés.

Szoftver ismeretek:

- **CAD,CAM**: Solid Works, Solid Edge, EdgeCAM, SolidCAM
- **Áramkör-szimulátor, kapcsolási rajz- és nyáktervező**: Cadence Allegro, Eagle, National Instruments:Multisim, Utiboard, : SiSoft Quantum SI, SiSoft Quantum Channel Designer
- **Programozási nyelvek**: C, Basic, Verilog, VHDL, Java (alap szintű)
- **Operációs rendszerek**: Windows, Linux + RTAI, VxWorks
- **Programozói környezetek**: Visual Studio, ATMEL Studio, MPLAB, TI CC, IAR, Xilinx ISE, EDK
- **Beágyazott rendszerek tervezése**: PIC, AVR, MSP430,ARM, TI DSP, Xilinx CPLD, FPGA
- **Mérés, szimuláció**: Labview, Matlab
- **Web-szerkesztés**: Macromedia Flash, Drupal, Dreamweaver, Photoshop, Corel Draw

Beszélt nyelvek:

Angol középfokú C típusú nyelvvizsga
Holland középfokú C típusú nyelvvizsga

Szabadidős tevékenységek:

Új tárgyak alkotása, tájékozódási Rally versenyek, vízilabda, bokszt, koncertek, filmek látogatása, utazás

Születés helye és ideje: 1985. Április 27., Budapest

Jogosítvány: A és B kategóriás jogosítványokkal rendelkezem.

Budapest, 2016. július 11.

.....
Kovács Bence